

A

B

C

D

E

F

G

H

A

B

C

D

E

F

G

H

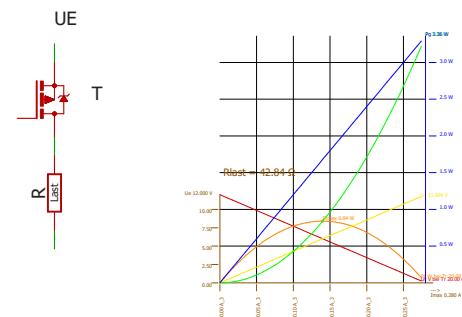


Diagramm berechnet mit :
RUN leistungsberechnung-spannungsteiler.ulp

Hier geht es darum die maximale Leistung zu ermitteln,
die am Transistor bei entsprechender Last abfällt.

Mal wieder ein kleines ULP. ;-)

A. Zaffran

Letzte Änderung: 13. Dez. 2025 20:19

Gedruckt: 13. Dez. 2025 20:19

Dateiname: Leistungsberechnung_Spannungsteiler_mit_Laengstransistor				 www.az-cad.de info@az-cad.de				
	Datum	10.01.2022	Auftrags-Nr.:					
	Bearb.	A. Zaffran						
	Gepr.		Kunde:					
Aenderung	Datum	Name	Norm		Baugr.-Nr.:	Best.Var:	MOD:	
1					Serien-Nr.:	PCB-Artikelnr.:	1 von 1	
							ges. Blatt 1 von 1	
2				3	4	5	6	
							7	